

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Υλικό & Δίκτυα Υπολογιστών

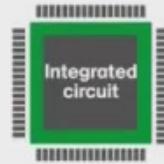
Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

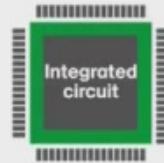
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

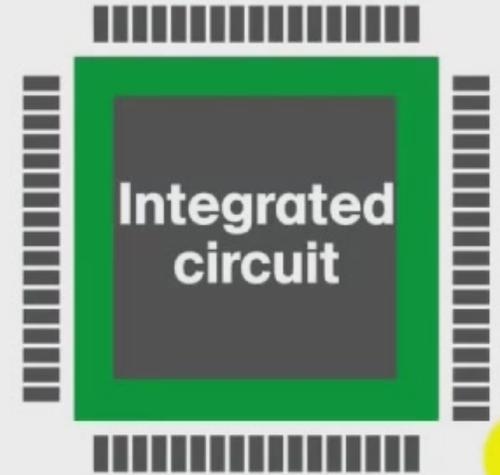
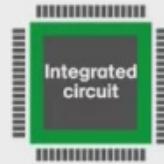
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)**
το οποίο είναι **υπεύθυνο**
για την ε



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

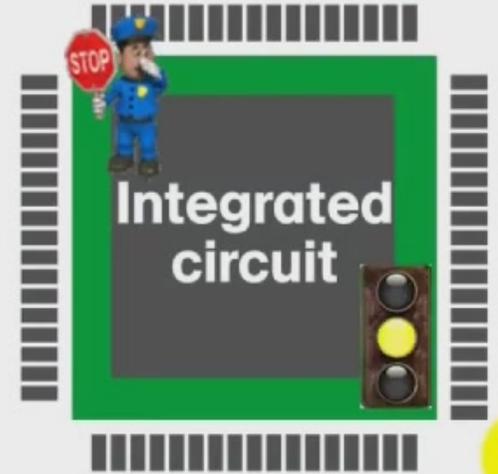
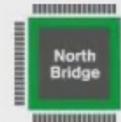
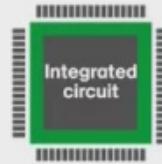
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)**
το οποίο είναι **υπεύθυνο**
για την **επικοινωνία**

Τ



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

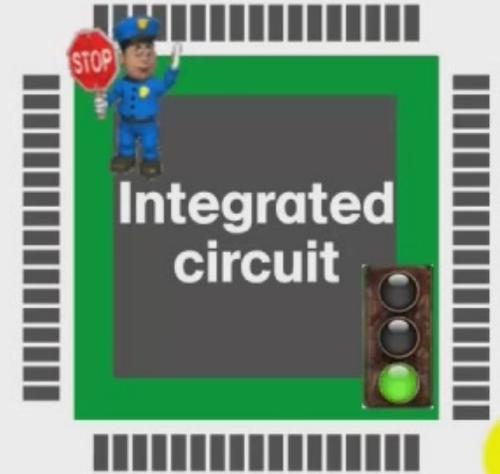
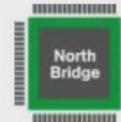
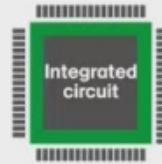
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του επεξεργαστή,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

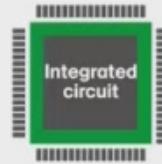
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

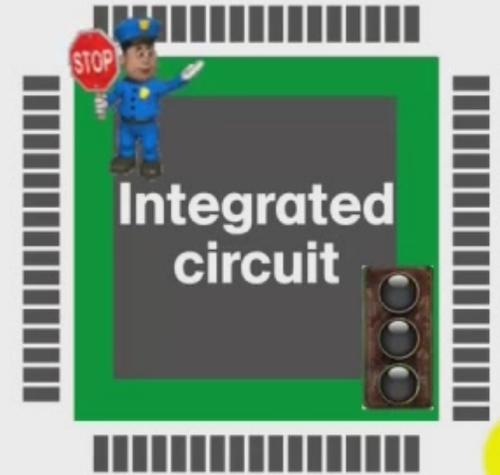
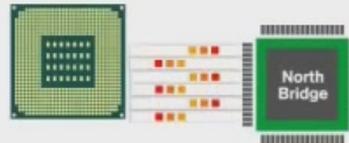
Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του επεξεργαστή, της **κύρις**



CPU



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

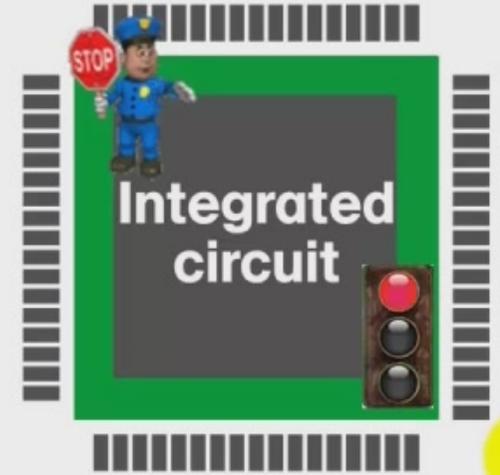
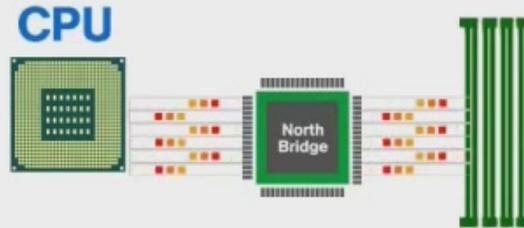
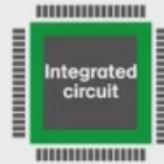
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

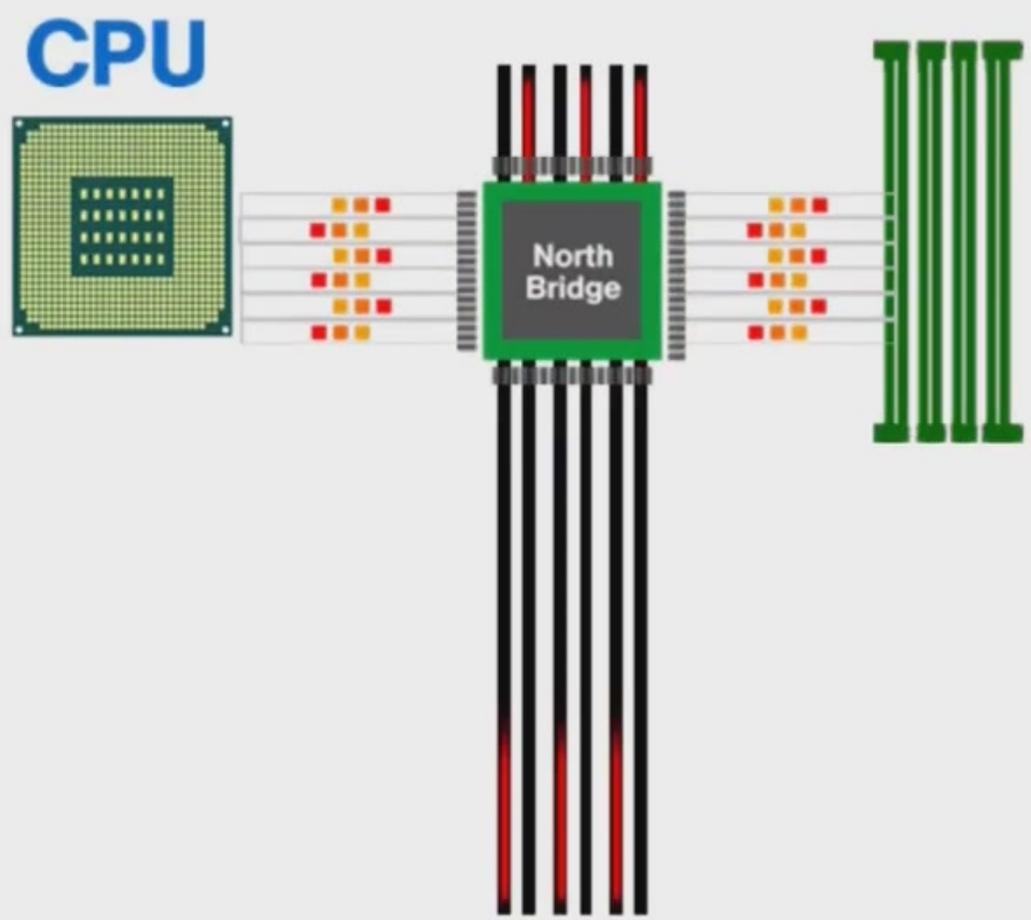
12.1.1 Κεντρική Μονάδα

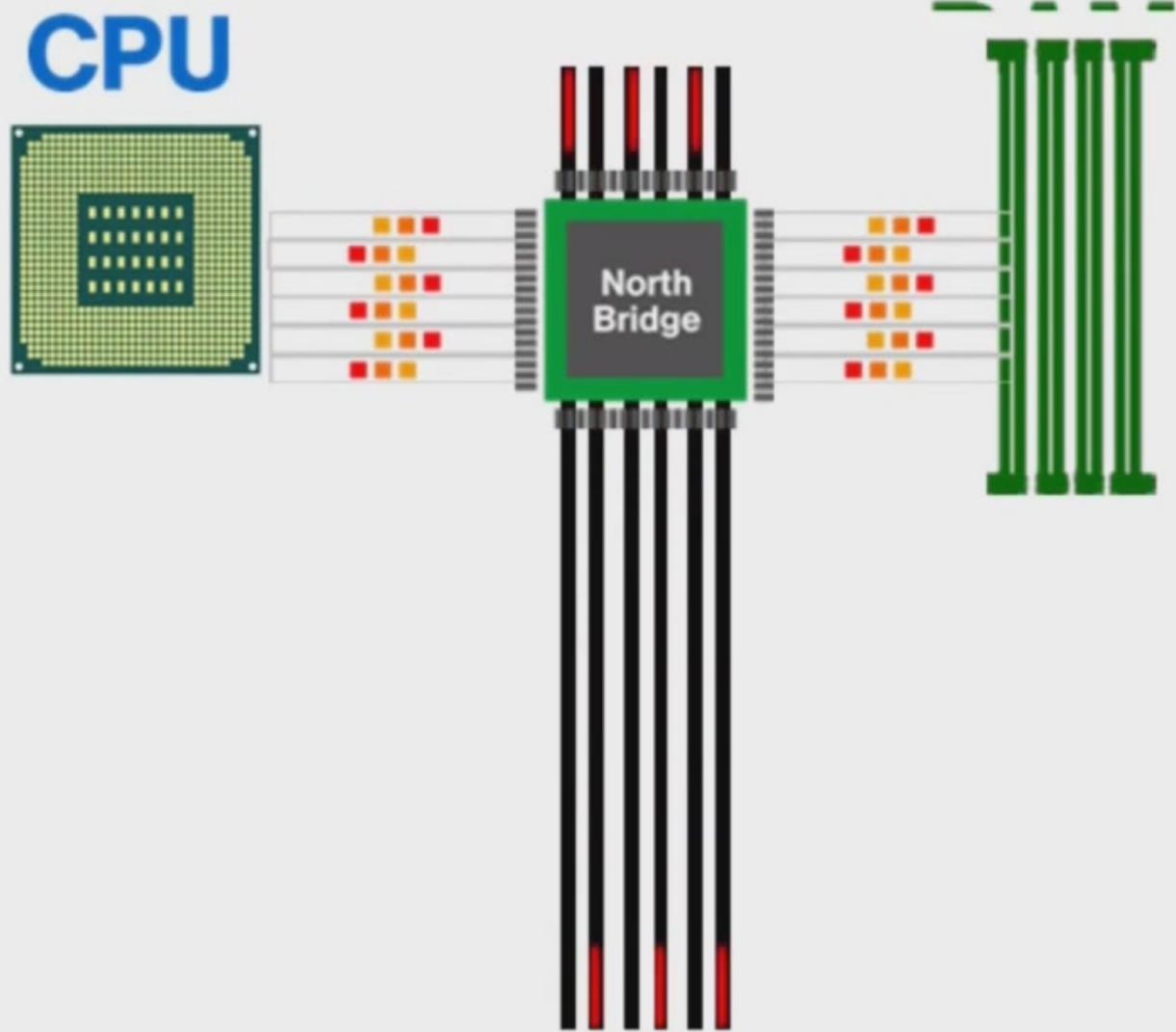
Μητρική Πλακέτα

Το Chipset:

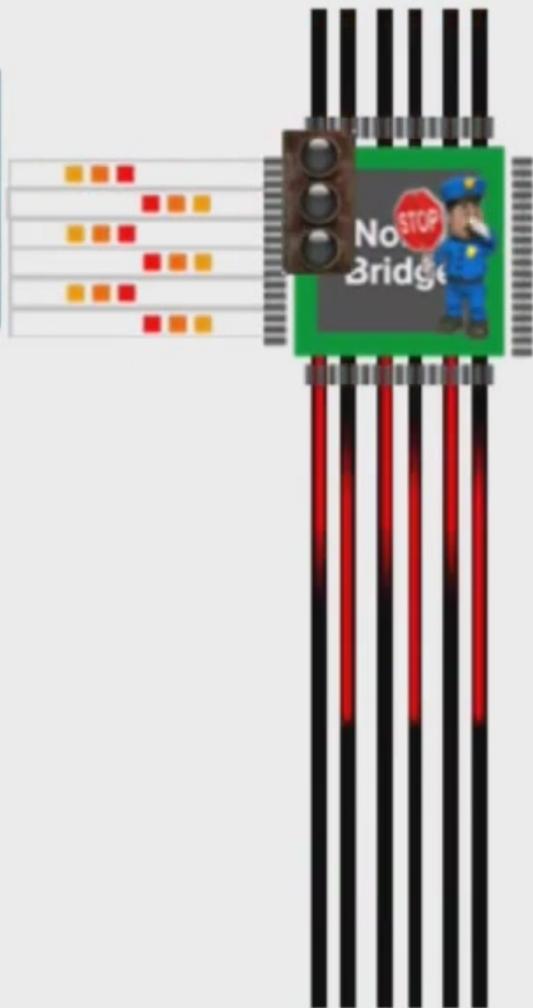
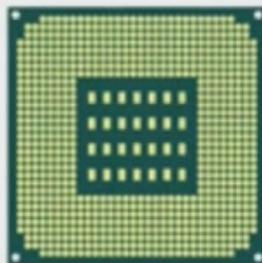
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του επεξεργαστή, της κύριας μνήμης και



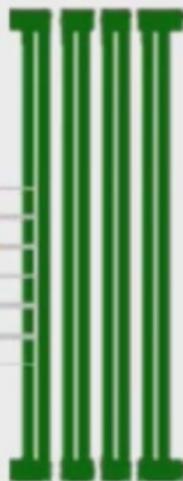




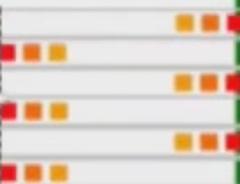
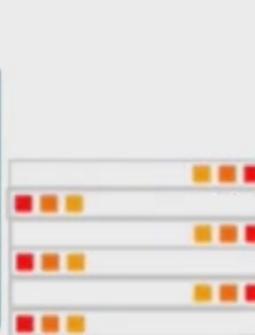
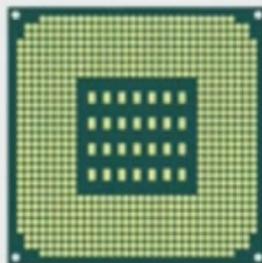
CPU



RAM



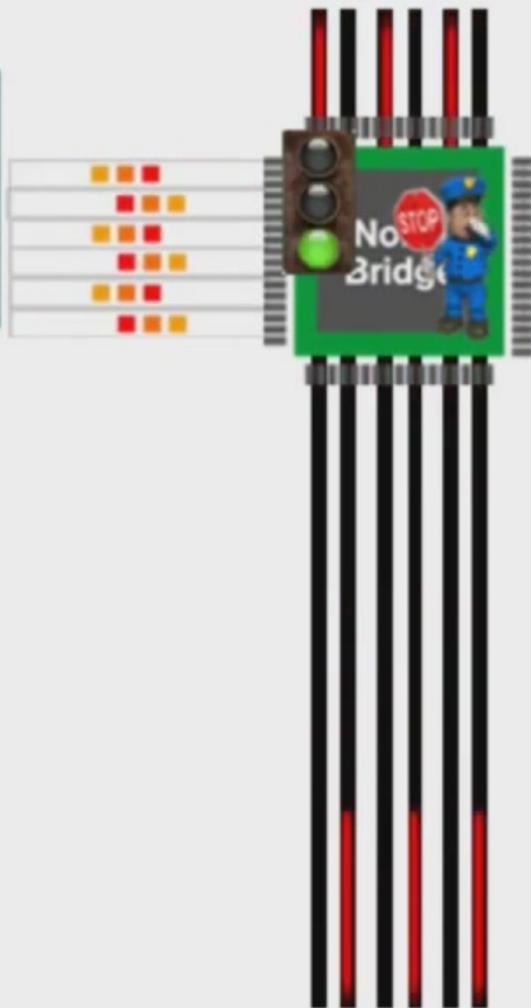
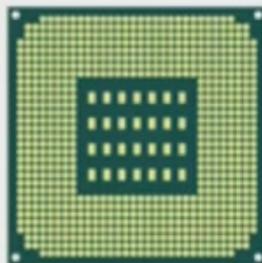
CPU



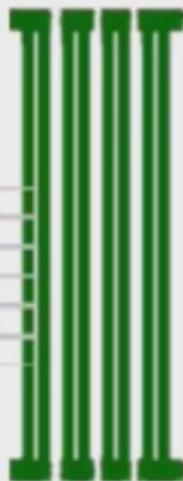
RAM



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

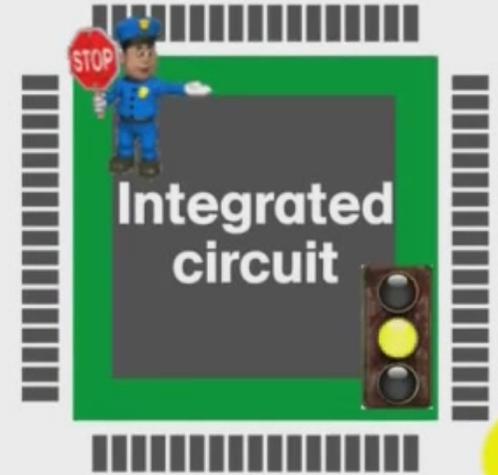
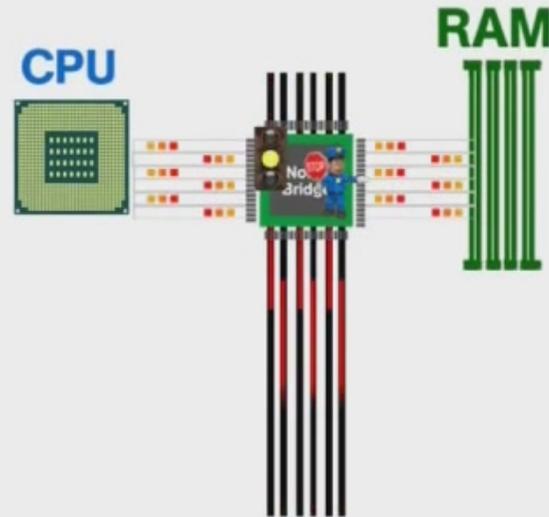
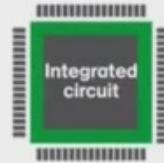
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

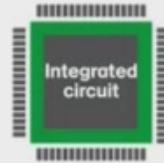
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

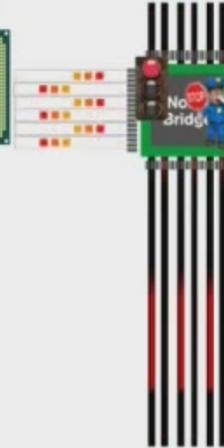
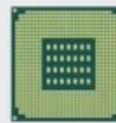
Μητρική Πλακέτα

Το Chipset:

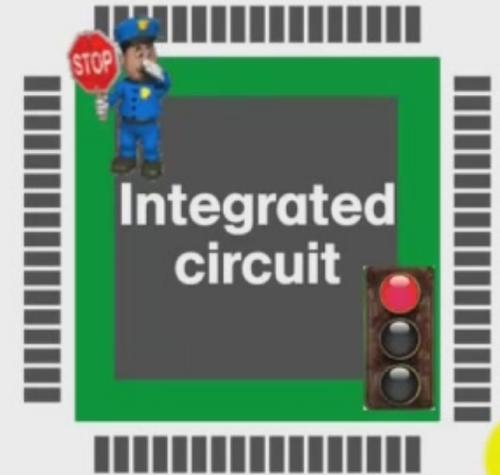
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

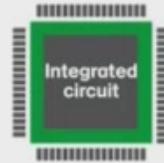
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

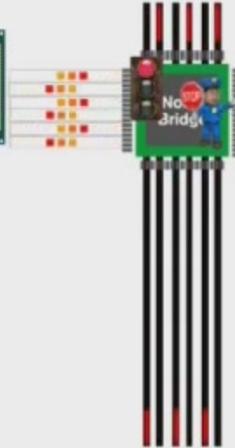
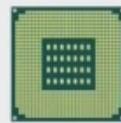
Μητρική Πλακέτα

Το Chipset:

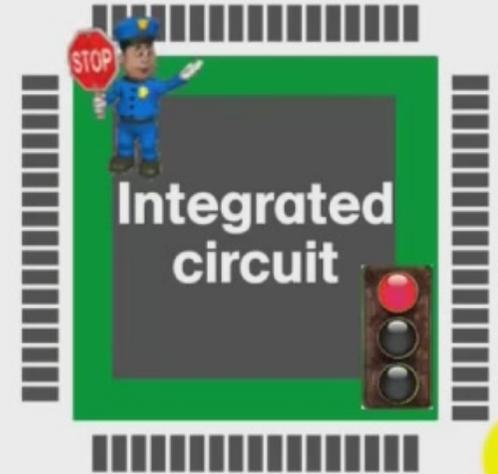
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

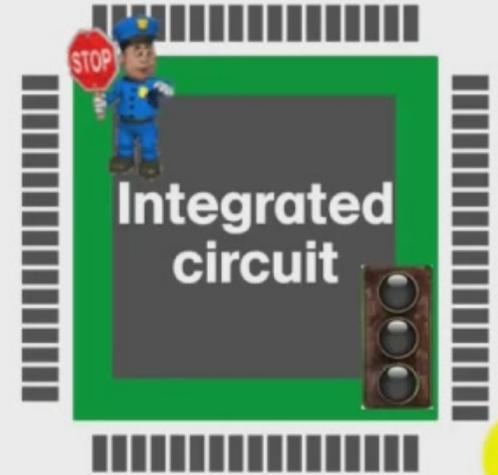
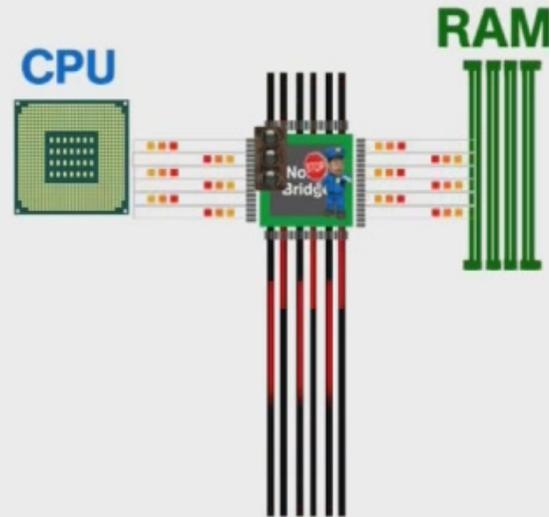
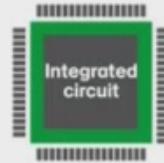
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

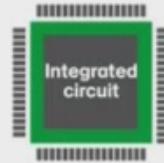
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

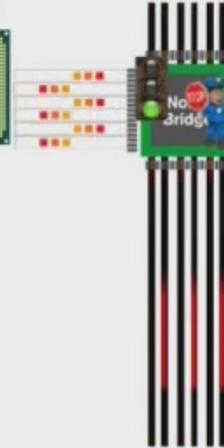
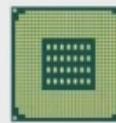
Μητρική Πλακέτα

Το Chipset:

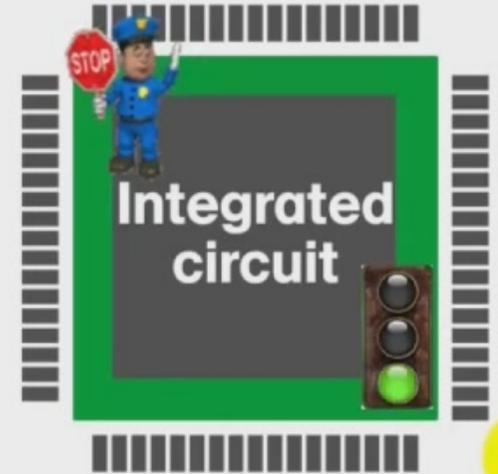
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

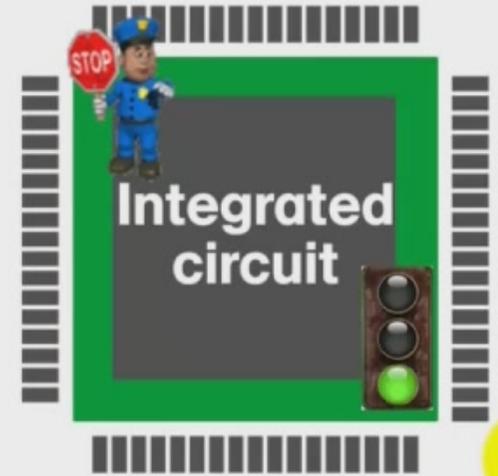
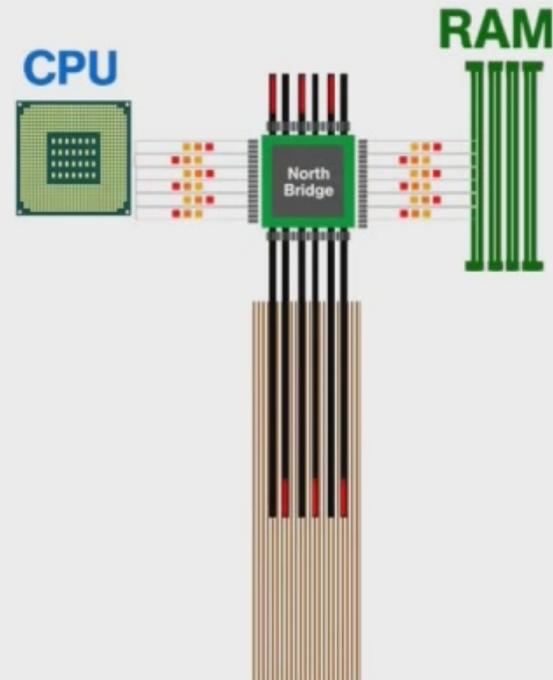
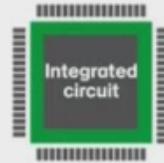
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

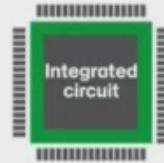
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

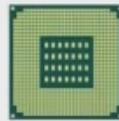
Μητρική Πλακέτα

Το Chipset:

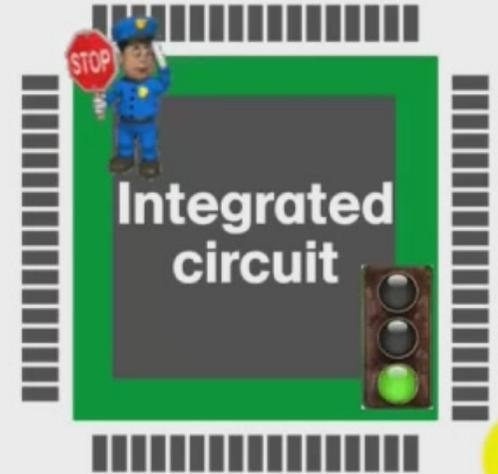
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

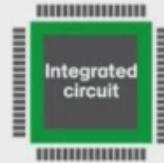
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

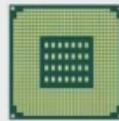
Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

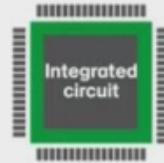
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

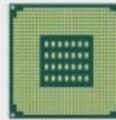
Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

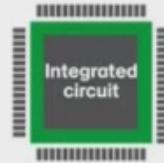
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

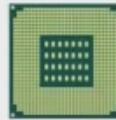
Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

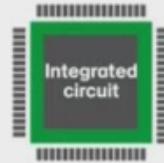
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

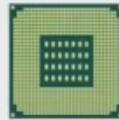
Μητρική Πλακέτα

Το Chipset:

Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

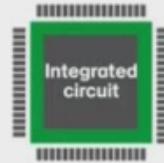
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

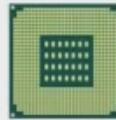
Μητρική Πλακέτα

Το Chipset:

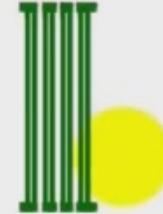
Είναι ένα **ολοκληρωμένο (chip)** το οποίο είναι **υπεύθυνο** για την **επικοινωνία** του **επεξεργαστή**, της **κύριας μνήμης** και των λοιπών **περιφερειακών συσκευών**.



CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

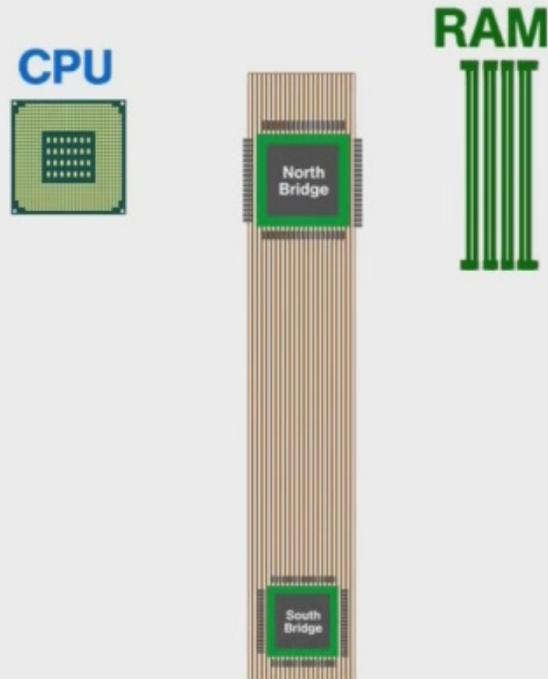
Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

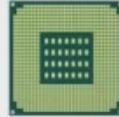
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας,

CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

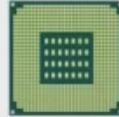
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας,

CPU



RAM



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

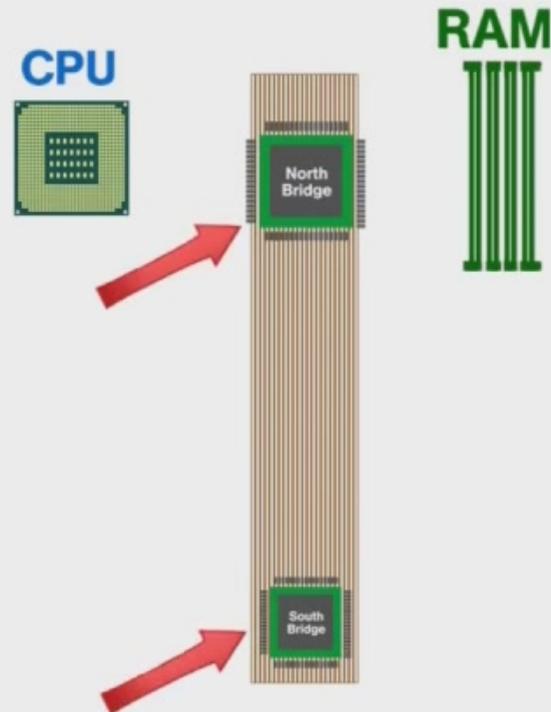
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού **δύο** ολοκληρωμένων (chip),



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

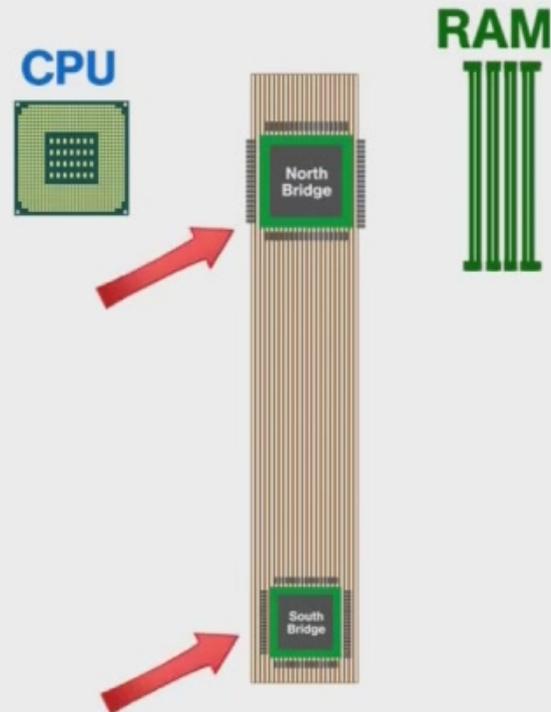
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού **δύο** ολοκληρωμένων (chip),



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

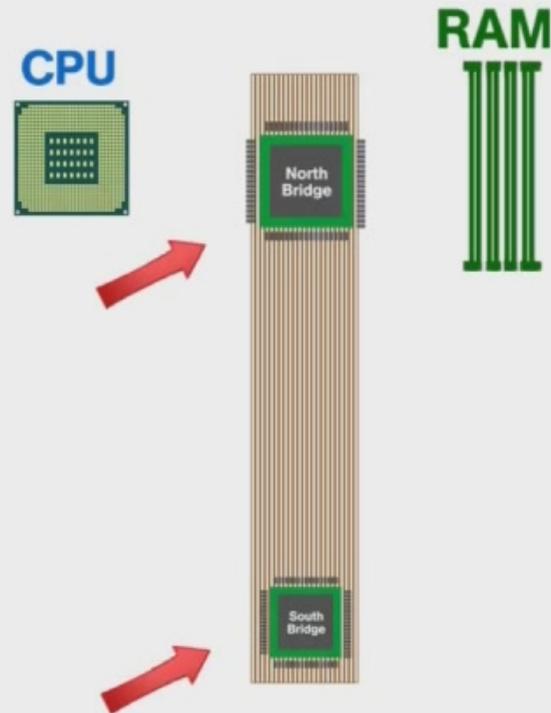
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού **δύο** ολοκληρωμένων (chip), εκείνο με την ονομασία **Βόρειο chip**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

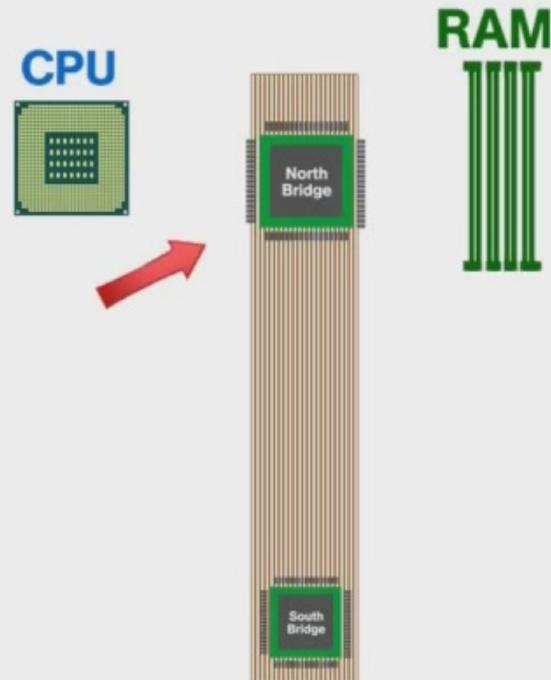
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού **δύο** ολοκληρωμένων (chip), εκείνο με την ονομασία **Βόρειο chip** (γνωστό και ως γέφυι



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

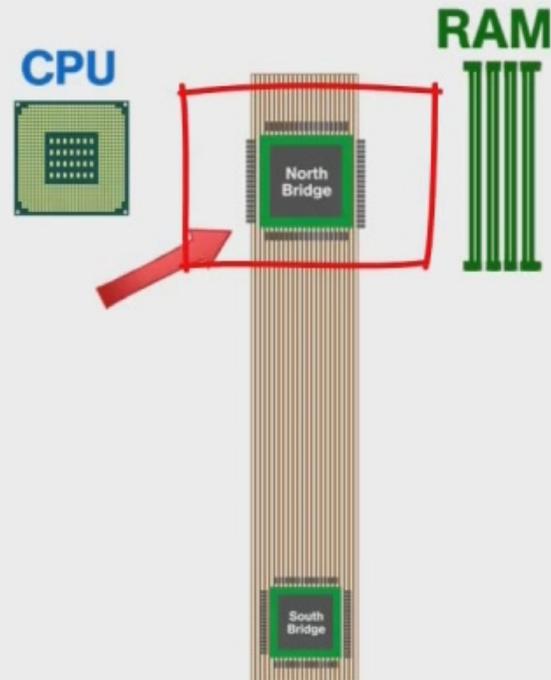
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία **Βόρειο chip** (γνωστό και ως γέφυρα **northbridge**)



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

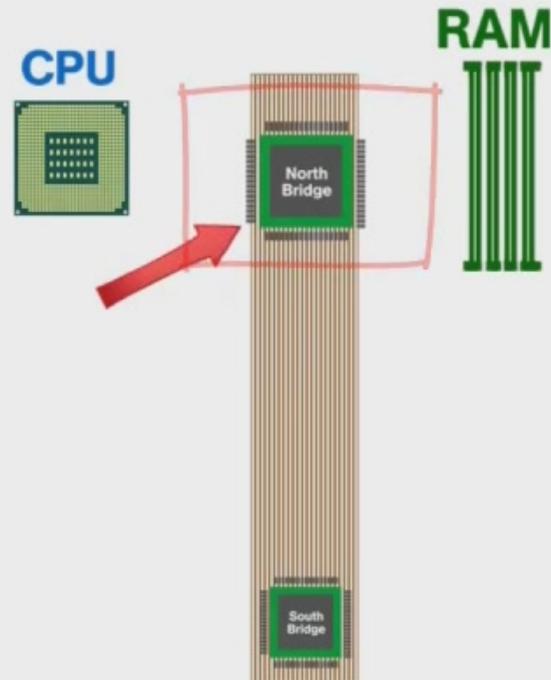
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

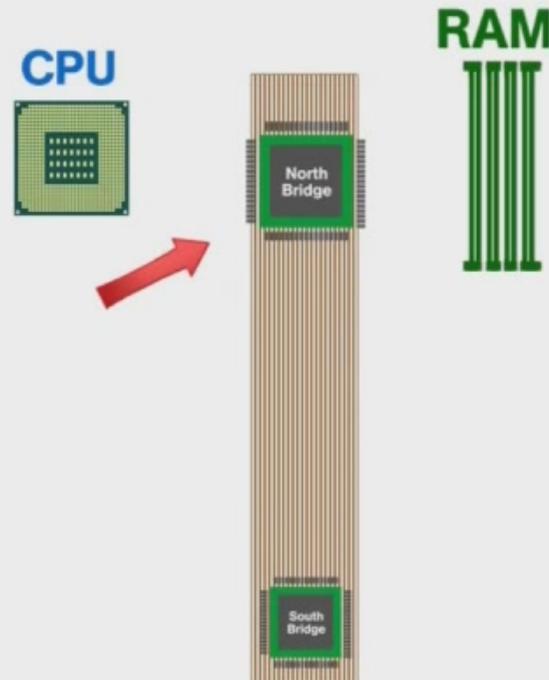
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή,

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

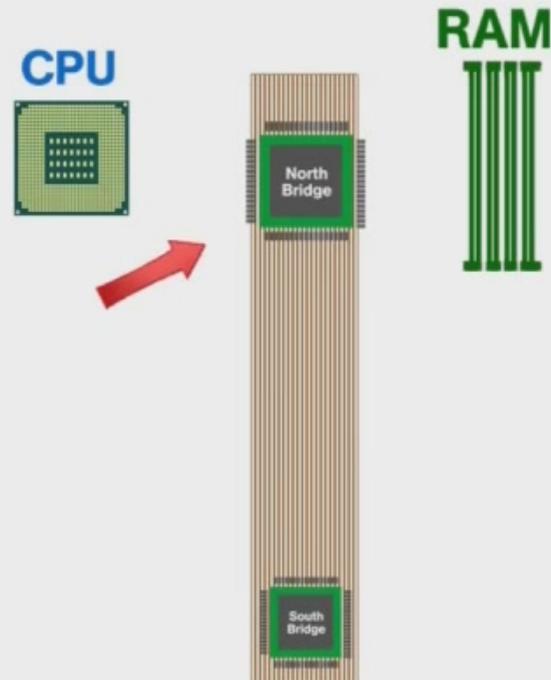
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM)

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

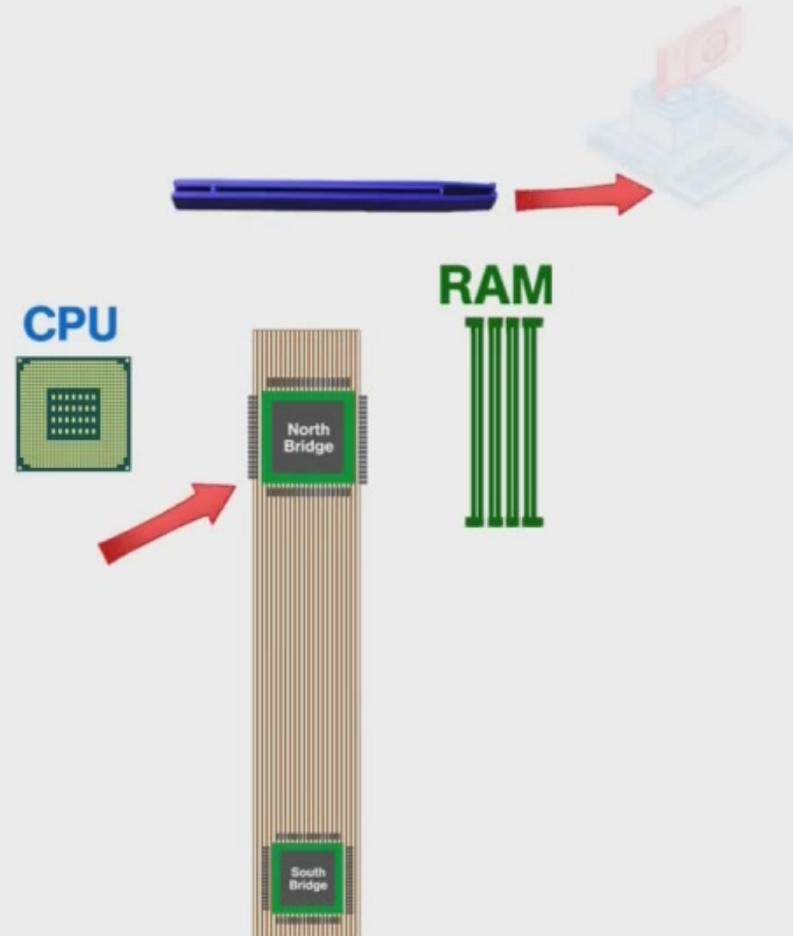
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

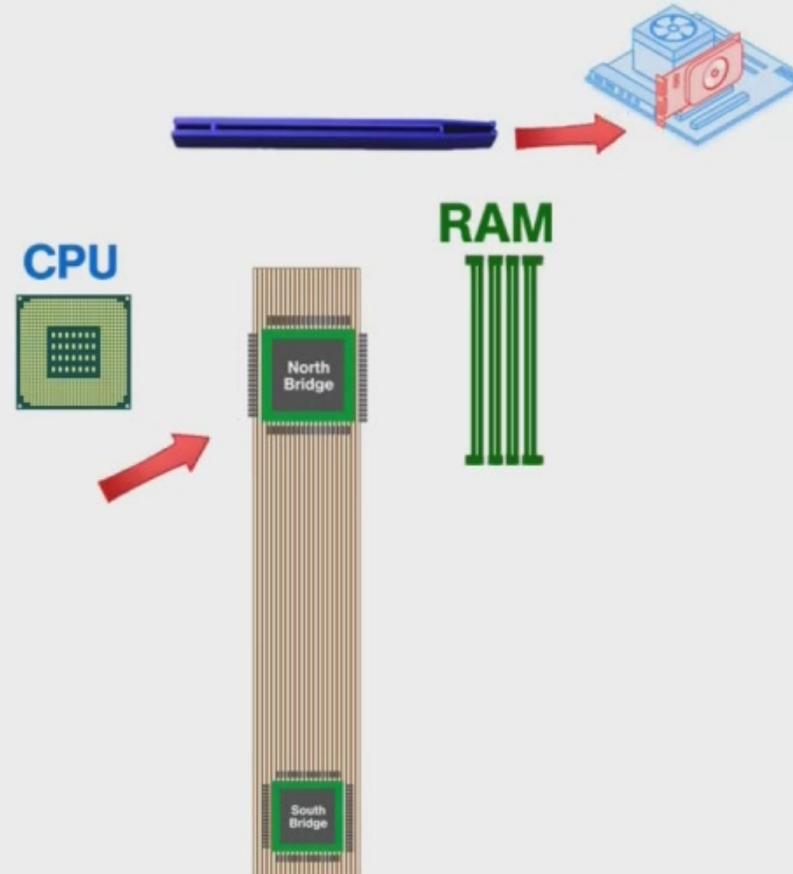
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

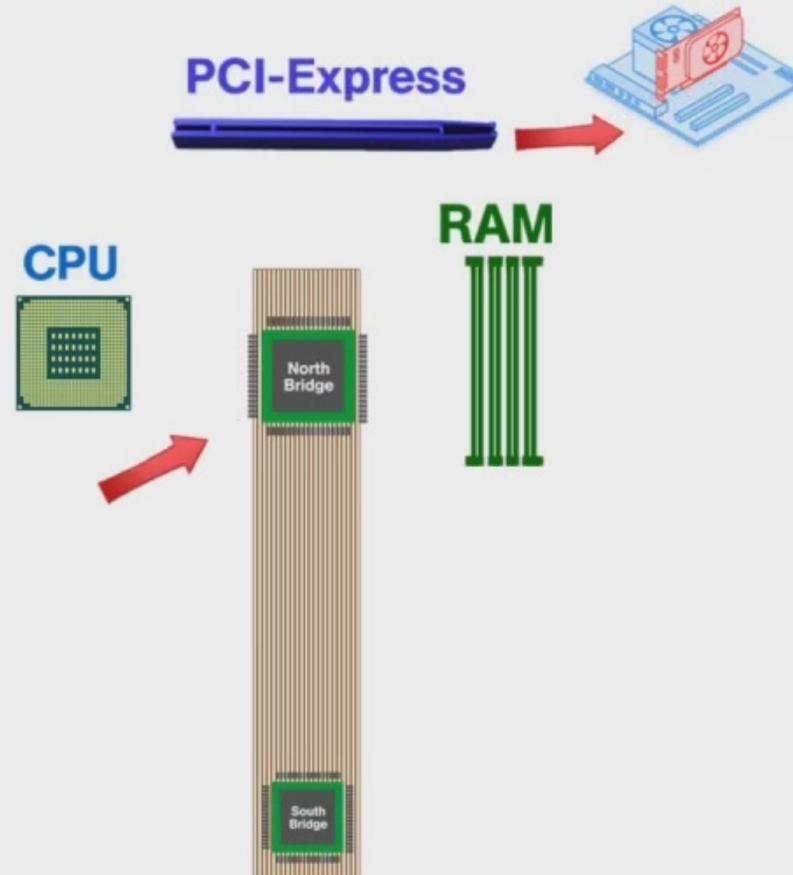
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

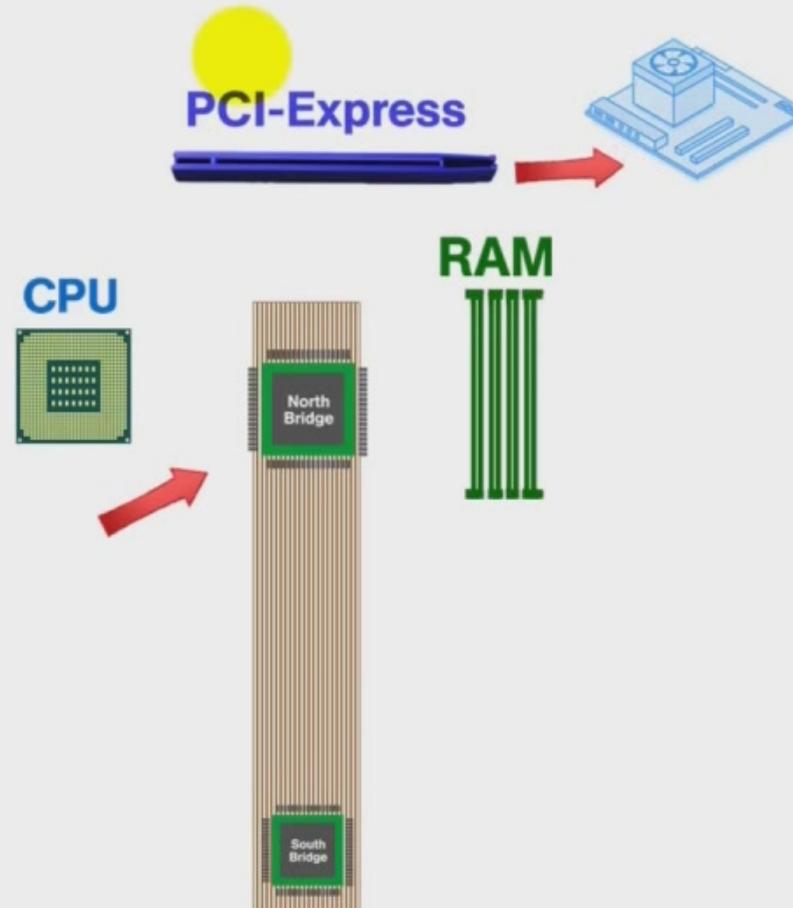
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)

που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

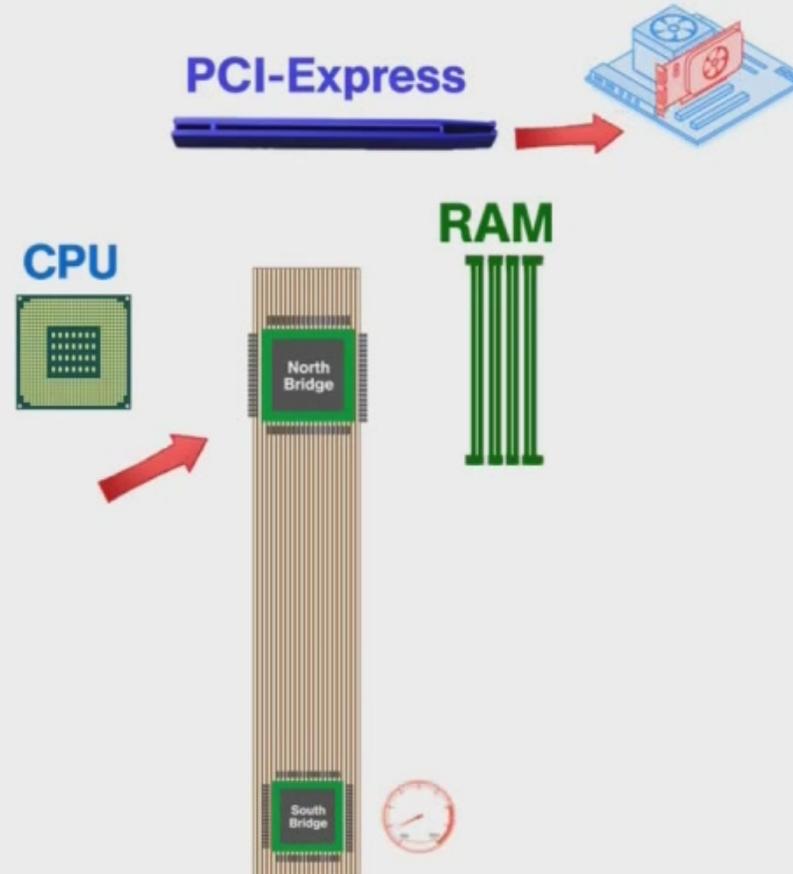
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)



που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

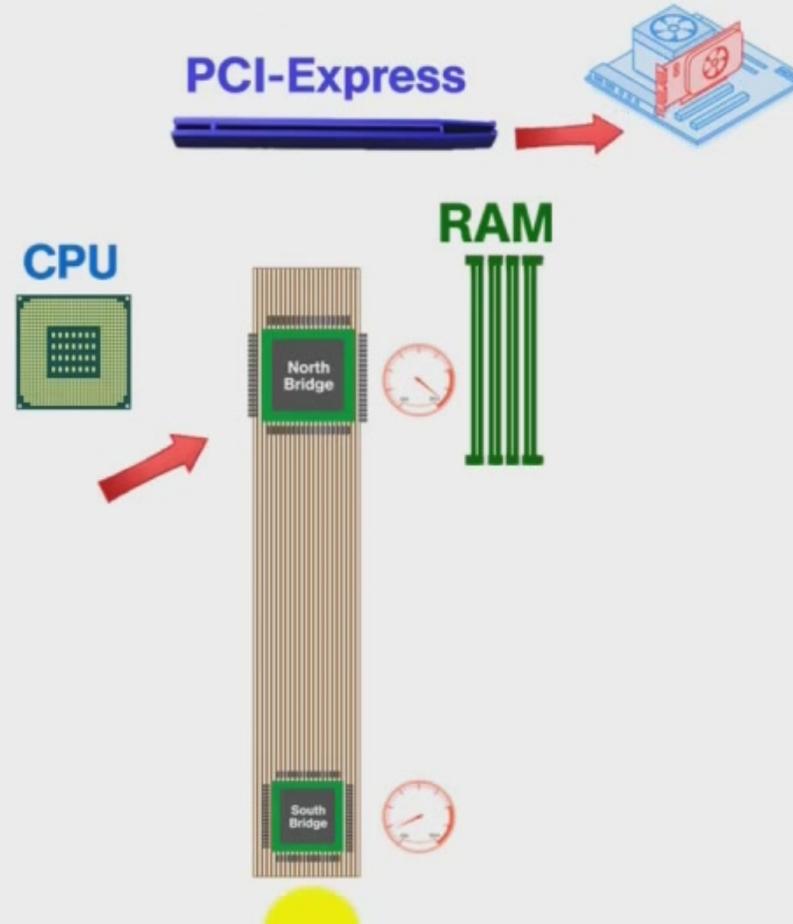
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)

που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

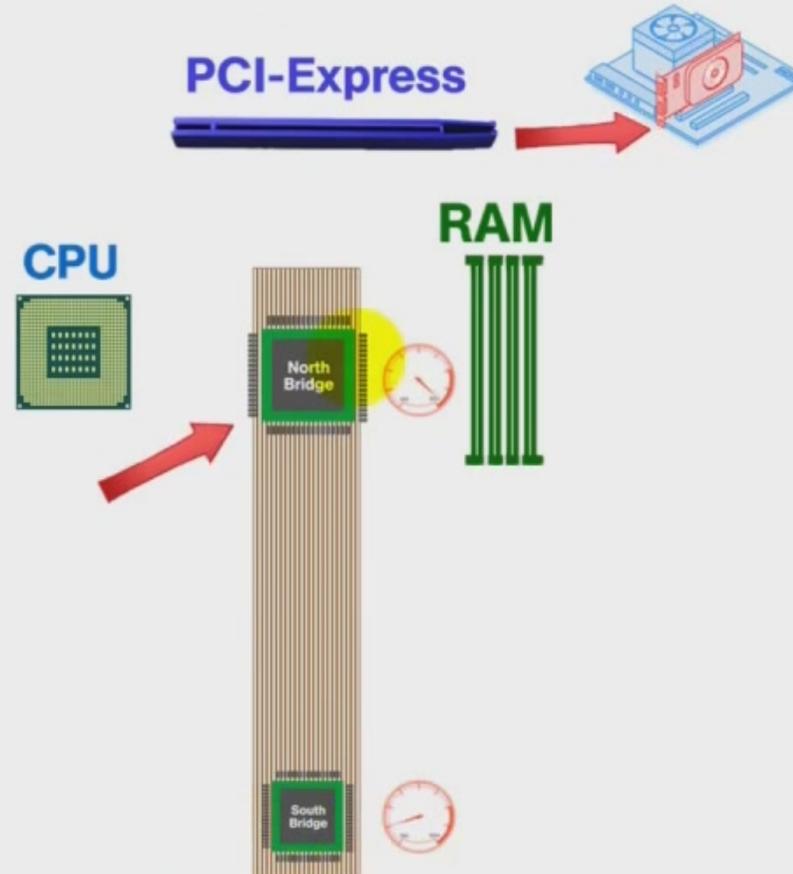
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)

που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

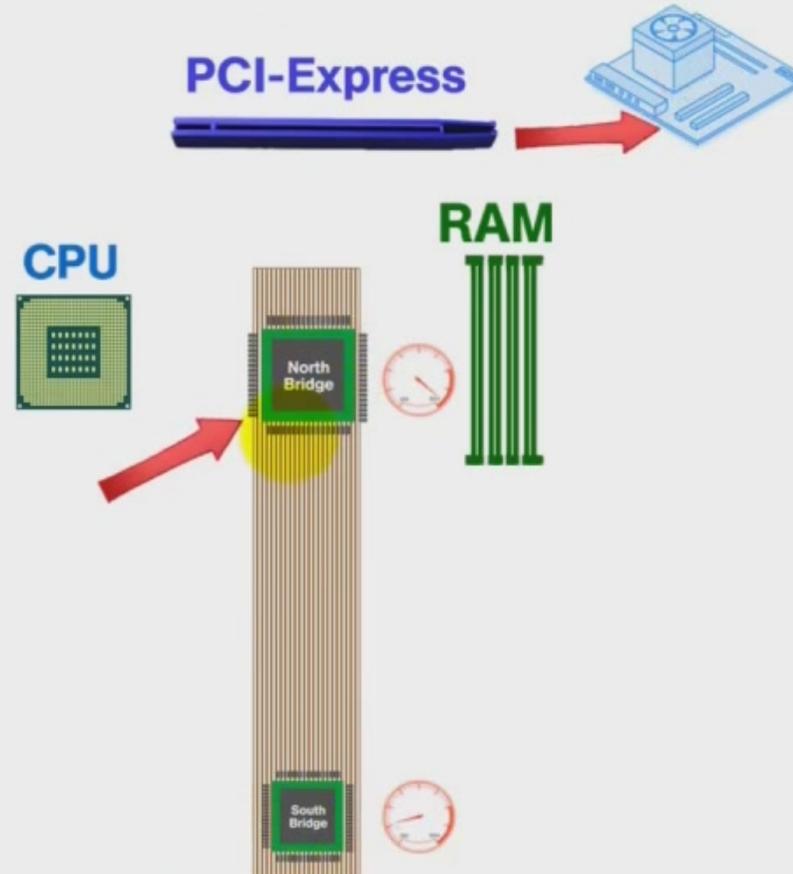
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)

που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

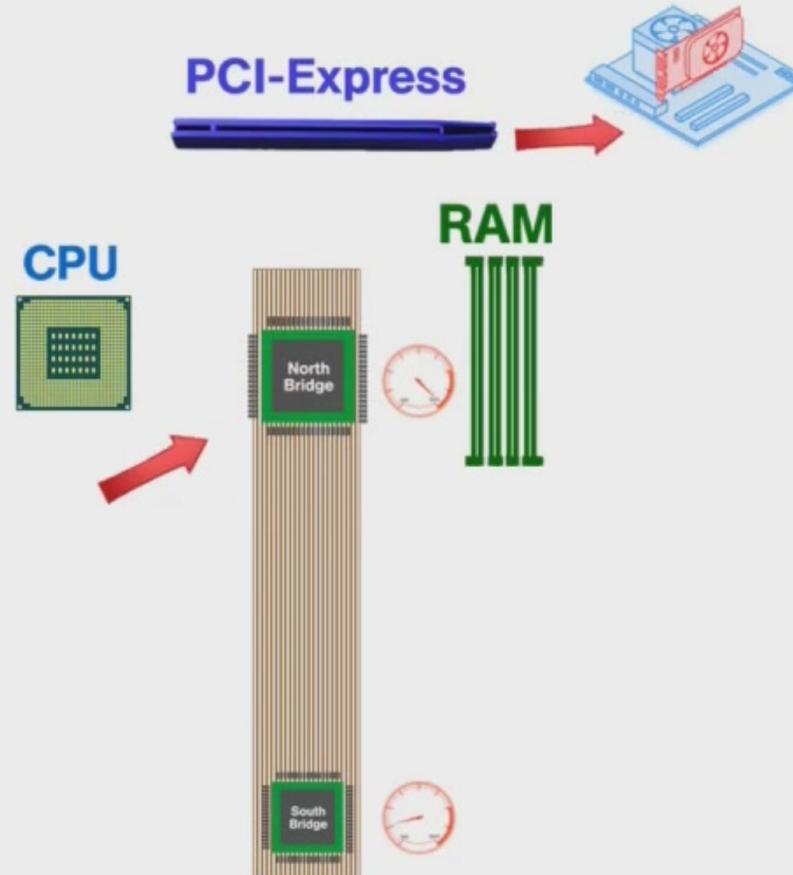
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Η κατασκευή των μητρικών βασίζεται έως και στις μέρες μας, στην ύπαρξη ενός συνδυασμού δύο ολοκληρωμένων (chip), εκείνο με την ονομασία Βόρειο chip (γνωστό και ως γέφυρα northbridge)

που είναι υπεύθυνο για την επικοινωνία μεταξύ του επεξεργαστή, της κύριας μνήμης (RAM) και της κάρτας γραφικών



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

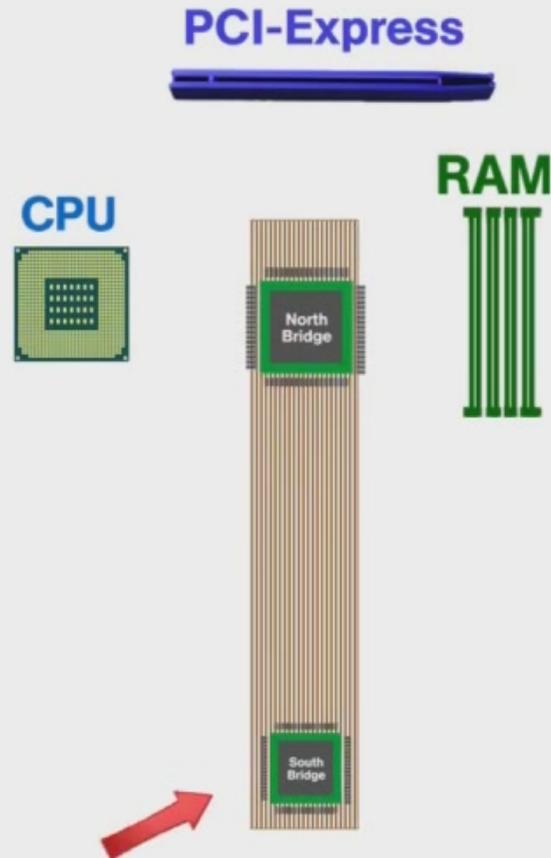
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

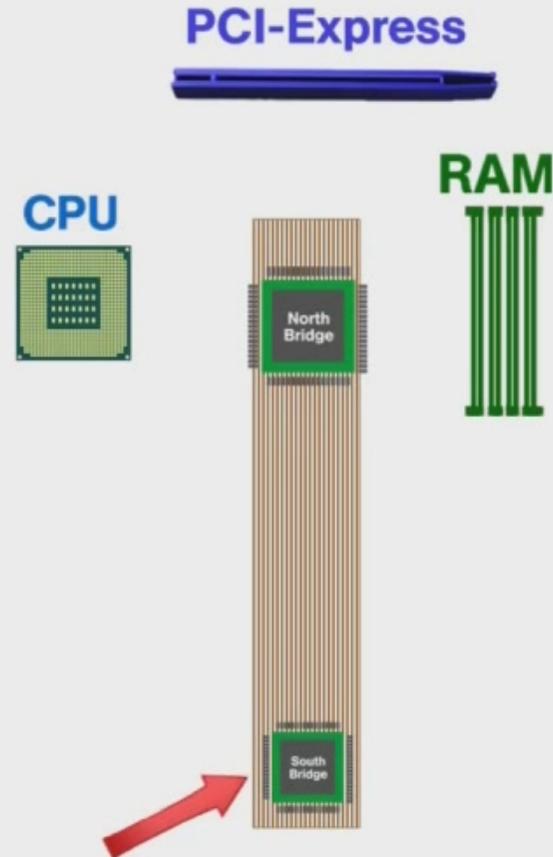
1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip**
(γνωστό και ως γέφυρα **southbridge**)



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

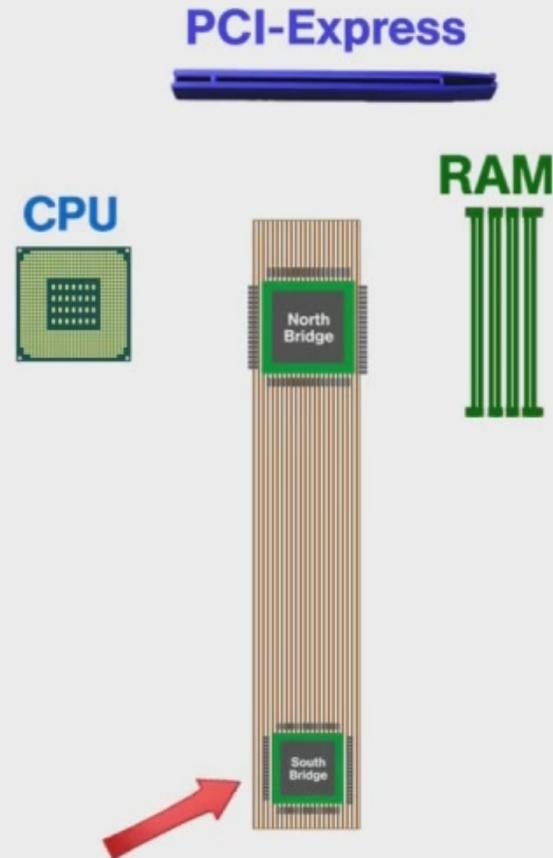
1.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

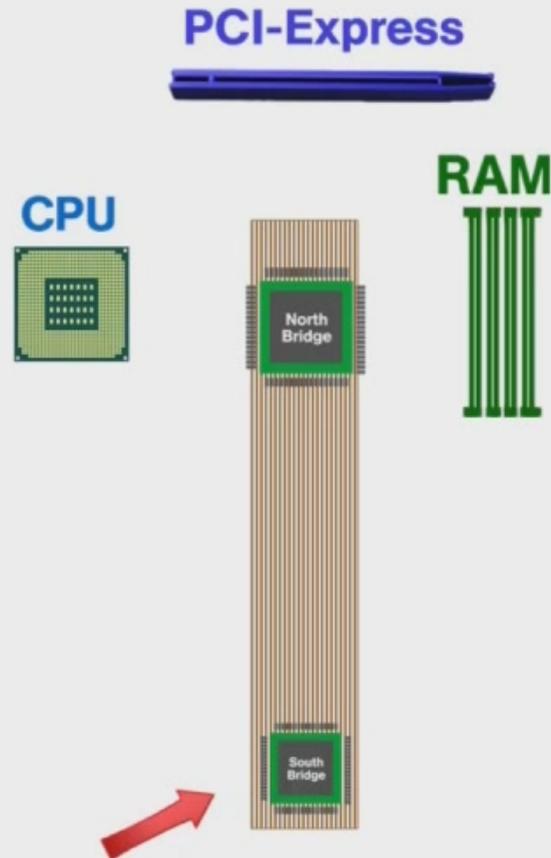
1.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

1.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip**
(γνωστό και ως γέφυρα **southbridge**)
που είναι **υπεύθυνο** για την **υποστήριξη**
της **επικοινωνίας**
των **περιφερειακών συσκευών** μέσω των **θυρών**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

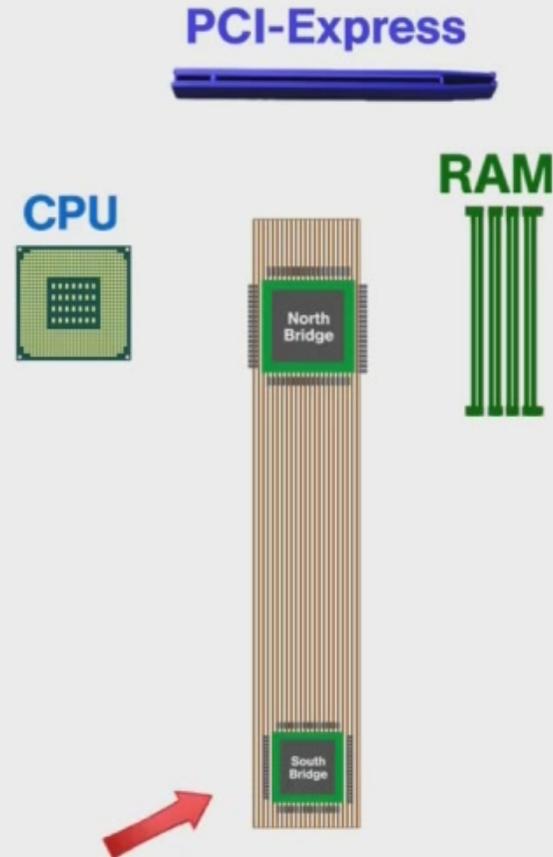
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας**

των **περιφερειακών συσκευών** μέσω των **θυρών PCI,**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

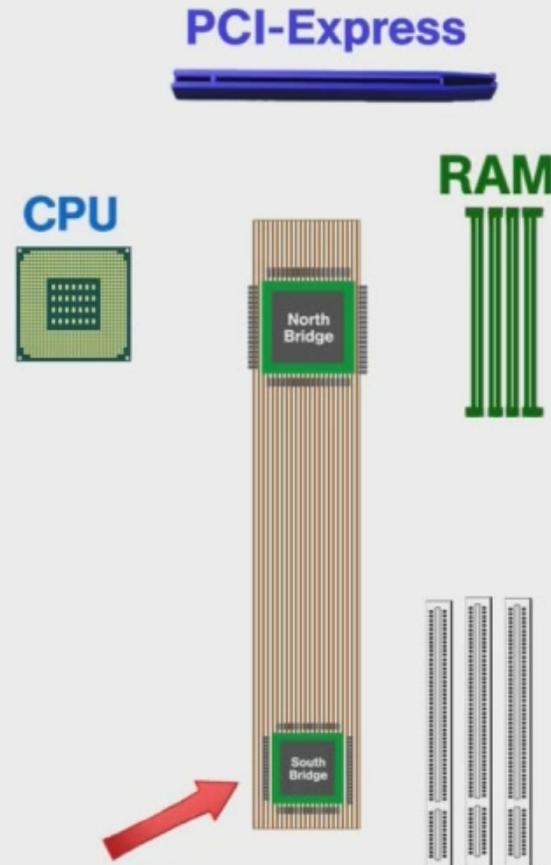
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI,**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

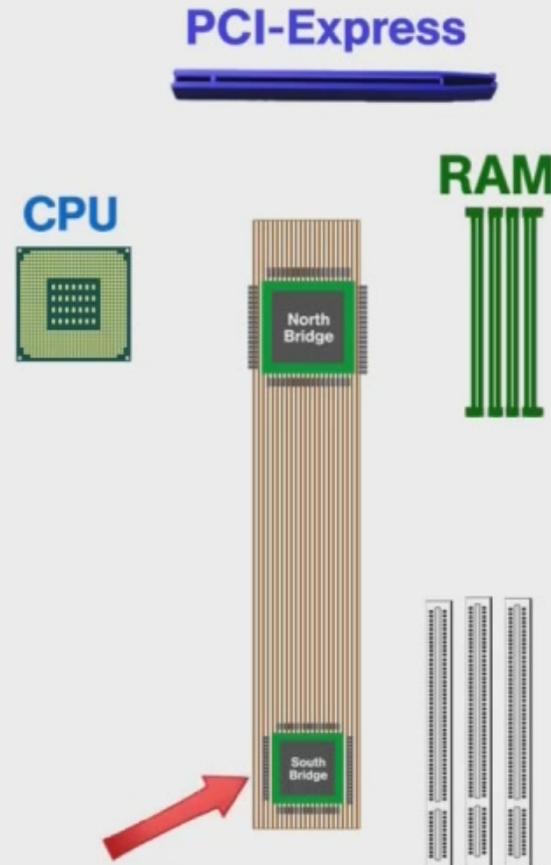
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI,**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

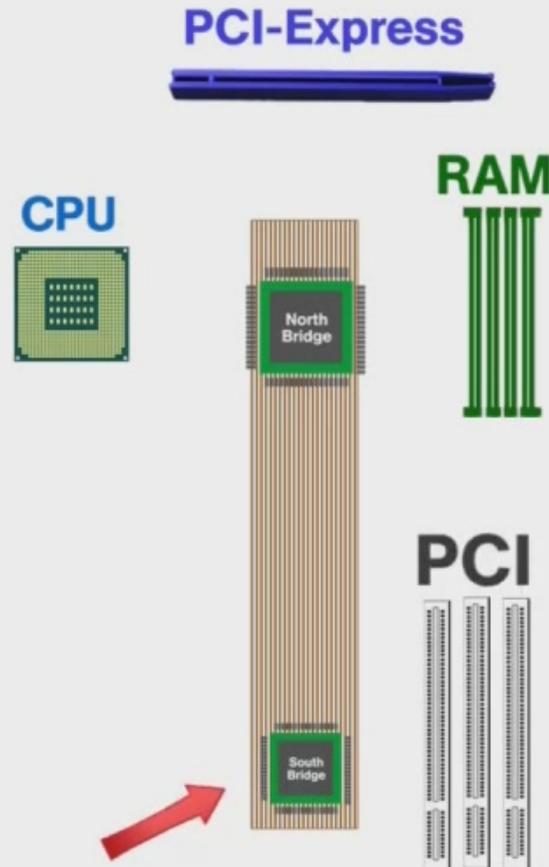
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών** **PCI**,

PCI-Express,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

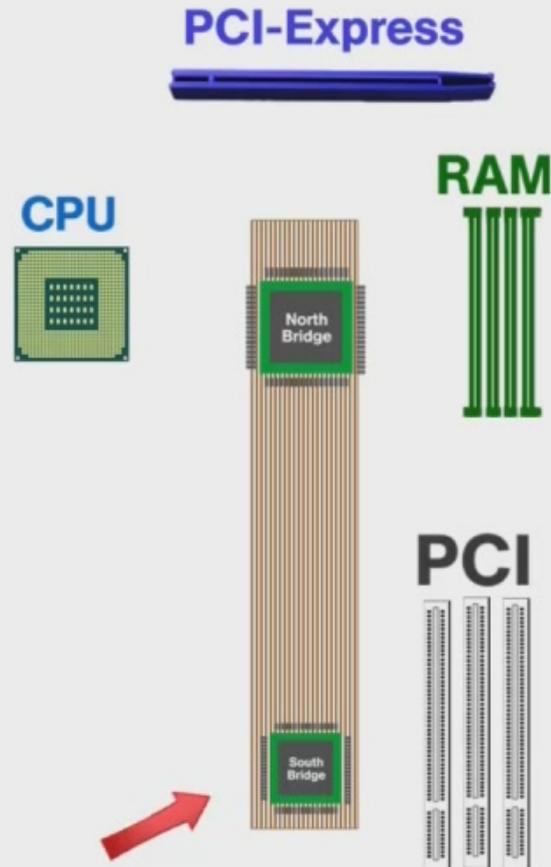
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI,**

PCI-Express,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

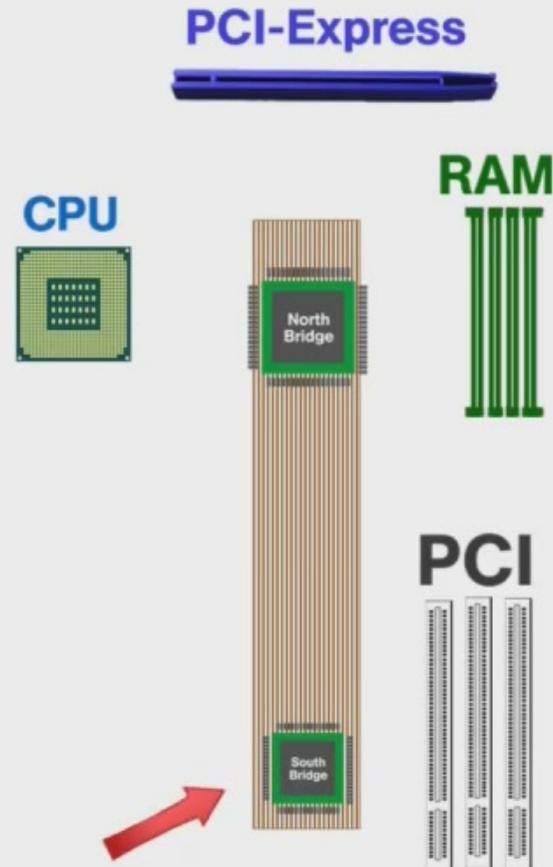
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI, PCI-Express, SATA,**



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

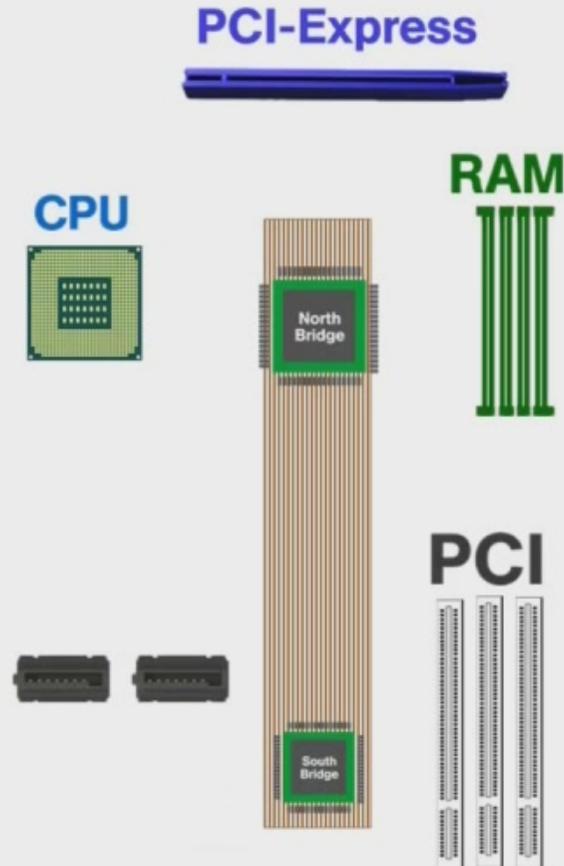
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών** **PCI**, **PCI-Express**, **SATA**, **USB 2.0 & 3.0**,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

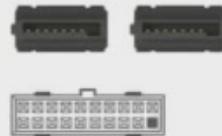
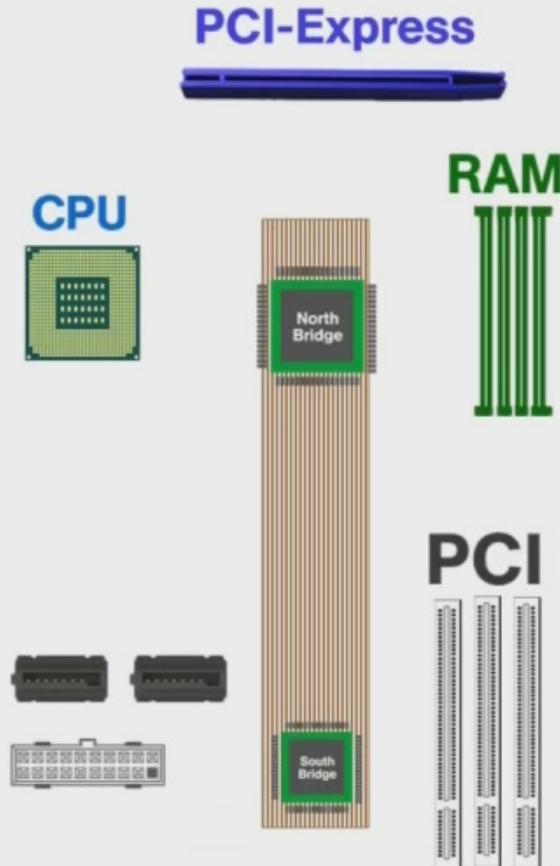
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών** **PCI**, **PCI-Express**, **SATA**, **USB 2.0 & 3.0**,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

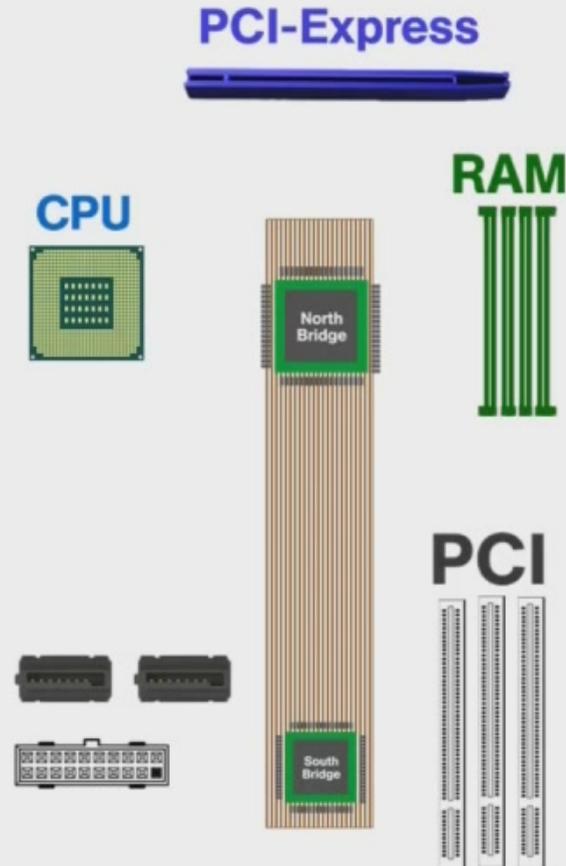
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI, PCI-Express, SATA, USB 2.0 & 3.0, ήχο surround κλπ.** (Σχ. 1.7).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

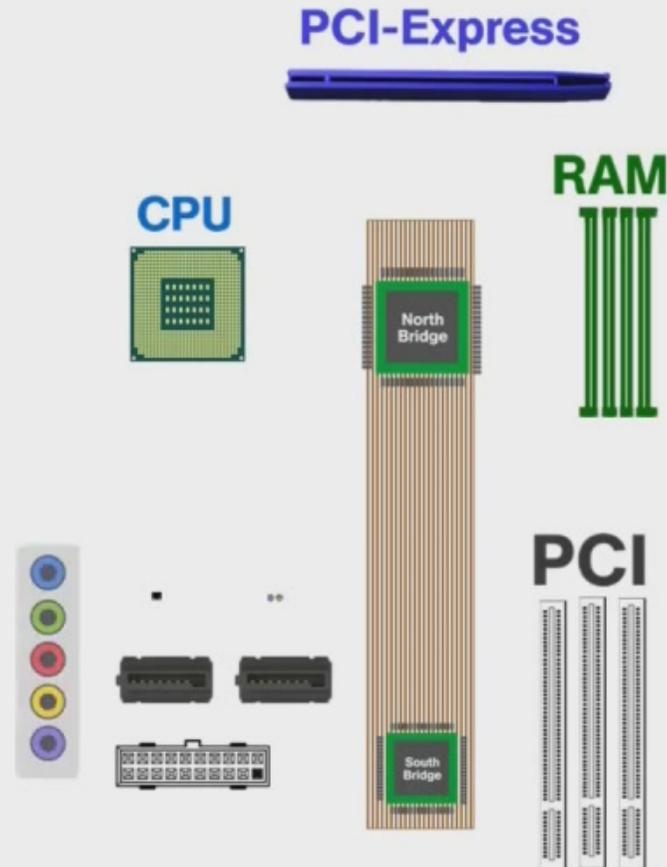
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI, PCI-Express, SATA, USB 2.0 & 3.0, ήχο surround κλπ.** (Σχ. 1.7).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

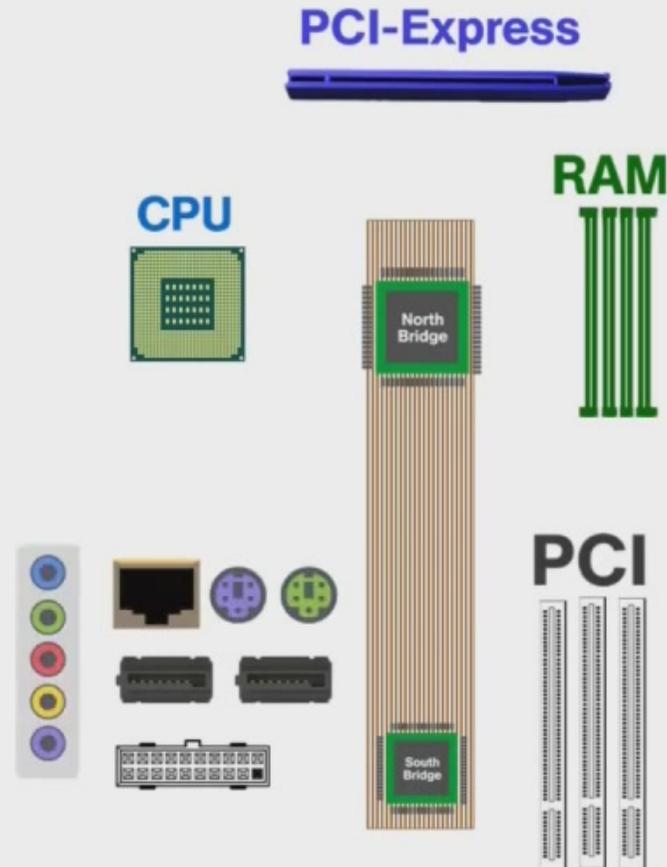
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI, PCI-Express, SATA, USB 2.0 & 3.0, ήχο surround κλπ.** (Σχ. 1.7).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

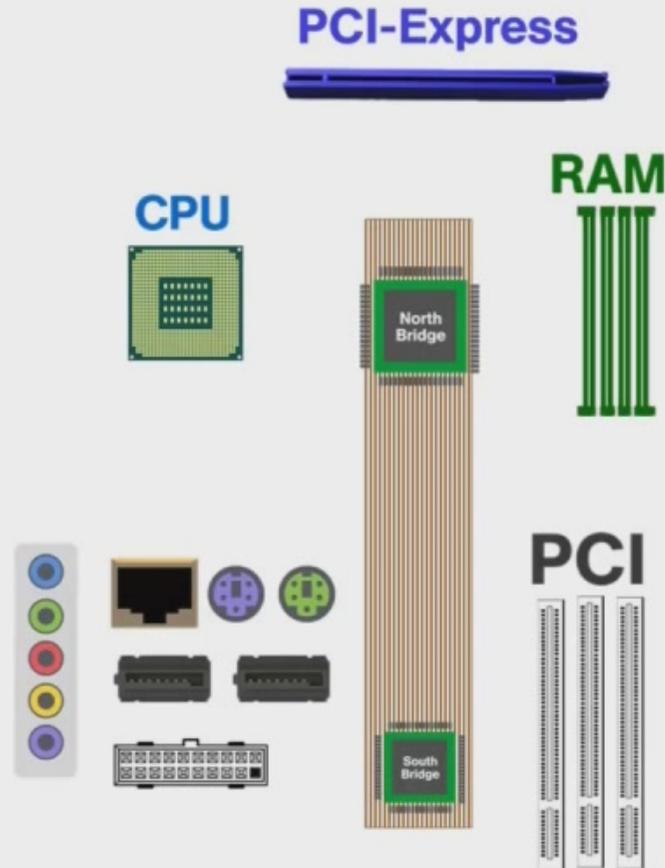
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

και εκείνο με την ονομασία **Νότιο chip** (γνωστό και ως γέφυρα **southbridge**) που είναι **υπεύθυνο** για την **υποστήριξη** της **επικοινωνίας** των **περιφερειακών συσκευών** μέσω των **θυρών PCI, PCI-Express, SATA, USB 2.0 & 3.0, ήχο surround κλπ.** (Σχ. 1.7).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

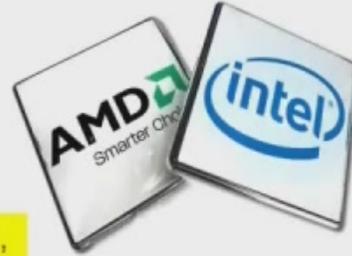
12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

1.2.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

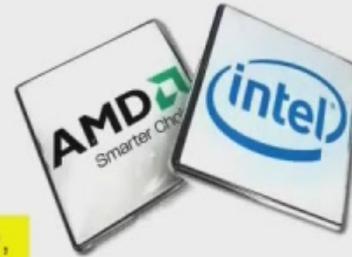
1.2.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

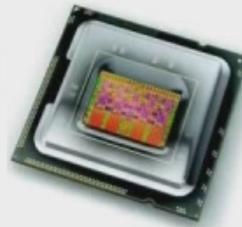
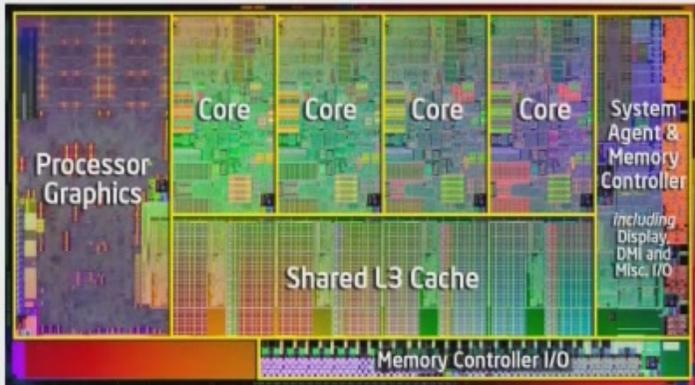
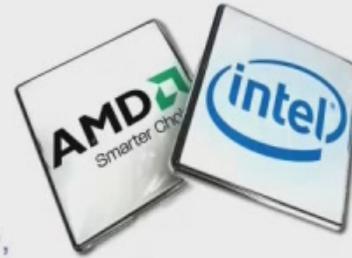
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

To Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

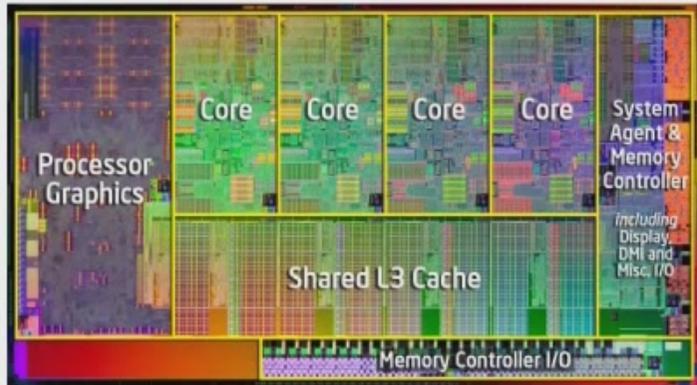
12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

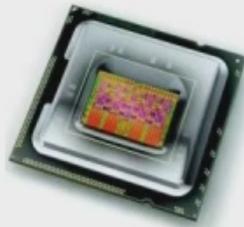
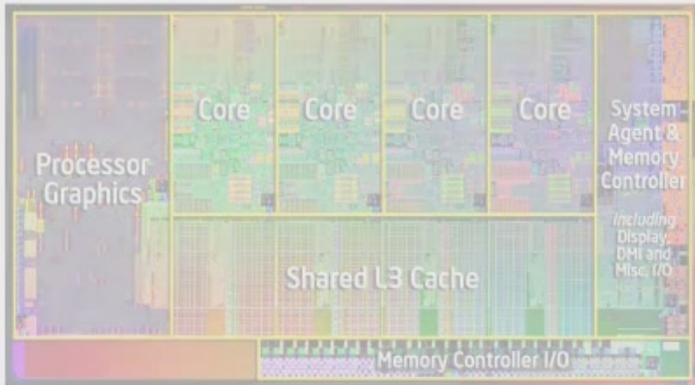
Μητρική Πλακέτα

To Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα **northbridge**,

αφού **όλες οι λειτουργίες** της είναι πλέον **ενσωματωμένες στον επεξεργαστή** (Εικ. 1.12).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

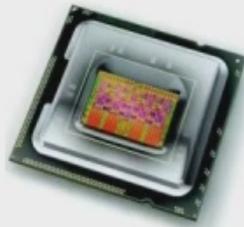
Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,

αφού όλες οι λειτουργίες της είναι πλέον ενσωματωμένες στον επεξεργαστή (Εικ. 1.12).



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,

αφού όλες οι λειτουργίες της είναι πλέον ενσωματωμένες στον επεξεργαστή (Εικ. 1.12).

Αυτό σημαίνει λιγότερο περίπλοκες μητρικές



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,

αφού όλες οι λειτουργίες της είναι πλέον ενσωματωμένες στον επεξεργαστή (Εικ. 1.12).

Αυτό σημαίνει λιγότερο περίπλοκες μητρικές και πρακτικά μικρότερη καθυστέρηση πρόσβασης του επεξεργαστή



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,

αφού όλες οι λειτουργίες της είναι πλέον ενσωματωμένες στον επεξεργαστή (Εικ. 1.12).

Αυτό σημαίνει λιγότερο περίπλοκες μητρικές και πρακτικά μικρότερη καθυστέρηση πρόσβασης του επεξεργαστή σε στοιχεία υψηλής ταχύτητας όπως είναι η κύρια μνήμη RAM.



Υλικό & Δίκτυα Υπολογιστών

Ενότητα 4η Στοιχεία Αρχιτεκτονικής Υπολογιστικών Συστημάτων

12.1 Βασικές Μονάδες Προσωπικού Υπολογιστή

12.1.1 Κεντρική Μονάδα

Μητρική Πλακέτα

Το Chipset:

Οι μητρικές που κατασκευάζονται για τους νέους επεξεργαστές της Intel και της AMD,

δε διαθέτουν γέφυρα northbridge,

αφού όλες οι λειτουργίες της είναι πλέον ενσωματωμένες στον επεξεργαστή (Εικ. 1.12).

Αυτό σημαίνει λιγότερο περίπλοκες μητρικές και πρακτικά μικρότερη καθυστέρηση πρόσβασης του επεξεργαστή σε στοιχεία υψηλής ταχύτητας όπως είναι η κύρια μνήμη RAM.



Υλικό & Δίκτυα Υπολογιστών

 Σπυρίδων Γ. Ζυγούρης
Καθηγητής Πληροφορικής

 **spzygouris@gmail.com**

You **Tube**



Spyros Georgios Zygouris

 Subscribe